


	<b>УНИВЕРЗИТЕТ У ИСТОЧНОМ САРАЈЕВУ</b>					
	Факултет за производњу и менаџмент Требиње					
	Студијски програм: Инжењерство информационих система и технологија					
	I циклус студија	I година студија				
<b>Пун назив предмета</b>	Архитектура рачунара и оперативни системи					
<b>Катедра</b>	Катедра за нематичне предмете					
<b>Шифра предмета</b>	<b>Статус предмета</b>		<b>Семестар</b>	<b>ECTS</b>		
Катедра за нематичне предмете	Обавезан		I	6		
<b>Наставник/ -ци</b>	др Марина Милићевић, доцент					
<b>Сарадник/ -ци</b>	др Марина Милићевић, доцент					
<b>Фонд часова/ наставно оптерећење (седмично)</b>		<b>Индивидуално оптерећење студента (у сатима семестрално)</b>			<b>Коефицијент студентског оптерећења S<sub>0</sub></b>	
П	АВ	ЛВ	П	АВ	ЛВ	S <sub>0</sub>
2	1	1	2*15*1,4 = 42	1*15*1,4 = 21	1*15*1,4 = 21	1,4
укупно наставно оптерећење (у сатима, семестрално) 2*15 + 1*15 + 1*15 = 75			укупно студентско оптерећење (у сатима, семестрално) 2*15*1,4 + 1*15*1,4 + 1*15*1,4 = 105			
Укупно оптерећење предмета (наставно + студентско): 75 + 105 = 180 сати семестрално						
<b>Исходи учења</b>	Студенти стичу знање о функционалним компонентама рачунарског система, њиховим карактеристикама, перформансама и међусобним дејствима. Упознају и разумеју структуру и функционалност савремених оперативних система и њихову интеракцију са хардвером рачунара са једне стране, и корисничким програмима, са друге стране.					
<b>Условљеност</b>	Нема					
<b>Наставне методе</b>	Предавања. Консултације. Дискусија. Студија случаја.					
<b>Садржај предмета по седмицама</b>	<ol style="list-style-type: none"> <li>1. Појам архитектуре и организације рачунара.</li> <li>2. Структурна шема рачунара. Меморијски подсистем рачунара.</li> <li>3. Централни процесор. Спрежни систем рачунара. Улазно-излазни подсистем рачунара. Управљање прекидима.</li> <li>4. Екстерне меморије: врсте и карактеристике.</li> <li>5. Паралелни рачунарски системи.</li> <li>6. Појам, концепти и структура оперативних система.</li> <li>7. Процеси и нити. Међупроцесна комуникација.</li> <li>8. Распоређивање и синхронизација процеса.</li> <li>9. Конкурентно програмирање.</li> <li>10. Управљање унутрашњом меморијом.</li> <li>11. Организација и управљање виртуелном меморијом. Улазно-излазни подсистем.</li> <li>12. Управљање складиштењем података.</li> <li>13. Системи датотека. Безбедност и сигурност.</li> <li>14. Дистрибуирани системи. Системи специјалне намене.</li> <li>15. Надгледање и унапређење перформанси рачунарског система.</li> </ol>					
<b>Обавезна литература</b>						
<b>Аутор/ и</b>	<b>Назив публикације, издавач</b>			<b>Година</b>	<b>Странице (од-до)</b>	
Stallings, W.	Organizacija i arhitektura računara - Projekat u funkciji performansi, prevod 9. izdanja, ЦЕТ			2013		
Stallings, W.	Operativni sistemi: Principi unutrašnje organizacije i dizajna, CET, Beograd			2013		
<b>Допунска литература</b>						
<b>Аутор/ и</b>	<b>Назив публикације, издавач</b>			<b>Година</b>	<b>Странице (од-до)</b>	
<b>Обавезе, облици провјере знања и оцјењивање</b>	<b>Врста евалуације рада студента</b>			<b>Бодови</b>	<b>Процент</b>	
	Предиспитне обавезе					
	домаћи задатак			5	5 %	
	присуство на настави			5	5 %	
	семинарски рад			20	20 %	

	Завршни испит		
	завршни испит (усмени)	70	70 %
	УКУПНО	100	100 %
<b>Web страница</b>			
<b>Датум овјере</b>			